

## (19) 대한민국특허청(KR)

## (12) 공개특허공보(A)

(51) Int. Cl.<sup>5</sup>

H01L 21/305

(11) 공개번호

특1995-0012628

(43) 공개일자

1995년 05월 16일

(21) 출원번호

특1994-0027198

(22) 출원일자

1994년 10월 25일

(30) 우선권주장

93-291162 1993년 10월 27일 일본(JP)

(71) 출원인

니폰 덴키 가부시키가이샤 가네코 히사시

(72) 발명자

일본국 도오쿄도 미나토구 시바 5조메 7반 1고

나리따 가오루

(74) 대리인

일본국 도오쿄도 미나토구 시바 5조메 7반 1고 니폰 덴키 가부시키가이샤 나이

이병호, 최달용

심사청구 : 있음

(54) 스크라이브라인영역을 위한 이중적 금속배선층을 갖는 반도체장치

## 요약

본발명은 스크라이브라인영역 (12)상에 형성된 두개의 금속배선층(5, 7)을 갖는 반도체장치에서 상기 금속 배선층들이 모두 반도체기층(1)에 대해 직접적으로 연결되어 있는 것에 관한 것이다.

## 도면

## 도5

## 명세서

## [발명의 명칭]

스크라이브라인영역을 위한 이중적 금속배선층을 갖는 반도체장치

## [도면의 간단한 설명]

제5도는 본발명에 따른 반도체장치의 제1시시예를 도시한 평면도,

제6도는 제5도의 VI-VI 선을 따라 취한 단면도,

제7A도 내지 제7H도는 제6도의 반도체장치의 제조단계들을 도시한 단면도.